

## WTZK 7900 Jumper

Stand: 12.03.2015

<http://rio.early8bitz.de>

### ROM Auswahl 2716/2732

| ROM  | X2  | X3    |
|------|-----|-------|
| 2716 | 2-3 | 1-2   |
| 2732 | 1-2 | offen |

### Kartenselektion (CARDSEL)

| Range     | USR4 | USR3 | X5 (5-6) | X5 (7-8) |
|-----------|------|------|----------|----------|
| 0k-64k    | 0    | 0    | offen    | offen    |
| 64k-128k  | 0    | 1    | offen    | 7-8      |
| 128k-192k | 1    | 0    | 5-6      | offen    |
| 192k-256k | 1    | 1    | 5-6      | 7-8      |

USR3/4 wird im DUSSEL durch NMI-Board auf 0 (Low) gezogen => Kartenbereich 0..64k.

### ROM Basis (ROMbase)

| Basis | A15 | A14 | X5 (3-4) | X5 (1-2) |
|-------|-----|-----|----------|----------|
| 0000  | 0   | 0   | offen    | offen    |
| 4000  | 0   | 1   | offen    | 1-2      |
| 8000  | 1   | 0   | 3-4      | offen    |
| C000  | 1   | 1   | 3-4      | 1-2      |

### ROM Offset (ROMoffset)

| X4 | 2716      | 2732      |
|----|-----------|-----------|
| 1  | 0000-07FF | ---       |
| 2  | 0800-0FFF | 0000-0FFF |
| 3  | 1000-17FF | ---       |
| 4  | 1800-1FFF | 1000-1FFF |
| 5  | 2000-27FF | ---       |
| 6  | 2800-2FFF | 2000-2FFF |
| 7  | 3000-37FF | ---       |
| 8  | 3800-3FFF | 3000-3FFF |

Effektive ROM-Adresse = CARDSEL + ROMbase + ROMoffset

X4[1..8] brücken auf X42 für ROM D2, auf X43 für ROM D3

Bei nicht bestücktem ROM bleiben X42 bzw. X43 offen.

|         |      |  |
|---------|------|--|
| /MEMD11 | High | DRAM aktiv (/CAS wird generiert)                                 |
|         | Low  | DRAM inaktiv (/CAS wird nicht generiert, Datenbustreiber passiv) |
| /MEMD12 | High | ROM aktiv  |
|         | Low  | ROM deaktiviert  |

Bei aktiviertem ROM werden Daten bei /MREQ & /RD vom ROM gelesen.

Bei /MREQ & /WR wird auf den adressgleichen DRAM geschrieben.

Adressbereiche, die nicht vom ROM überdeckt sind, arbeiten als normale RAM-Bereiche beim Lesen und Schreiben.